

## Press Information

### 高精度、スケーラブル、VRD/VRM-10電源用チップセット、 サーバ及びデスクトップのコンデンサ容量値を60%削減

MAX8525/MAX8523 は、高性能 VRD/VRM-10 電源用チップセットです。MAX8525 は、インターリーブの 2~8 フェーズ、スケーラブル、PWM コントローラで、MAX8523 は、大電流、高速、デュアルフェーズゲートドライバです。MAX8525 は、マスター-スレーブモードでの真の 6 及び 8 フェーズ動作に加え、端子選択可能な 2、3、及び 4 フェーズ動作を特長としています。この動作は、サーバ、ワークステーション、デスクトップ、及びネットワーキングアプリケーション向けに出力電流容量の拡張性を提供します。

MAX8525 は、同等の競合製品に比べ必要容量値は 60%削減されており、サイズとコストが削減されます。独自の高精度「高速アクティブアベレージ」電流検出、0.4%の高精度リファレンス、及び低オフセットエラーアンプによって、超高速、高精度の電力ポジショニングが提供されるため、出力コンデンサは最小限になります。ピーク電流モード制御及び固定利得高精度エラーアンプが、超高速過渡応答を提供し、コンデンサ要件をさらに低減します。

MAX8523 及び MAX8525 は、電流検出用に 2 つのオプションを提供します。検出抵抗を用いる高精度電流検出、または、低コストの無損失、温度補正電流検出です。ピーク電流モードアーキテクチャは、セラミック、ポリマ、または電解コンデンサを用いて補正を単純化します。各フェーズ 150kHz~1.2MHz のスイッチング周波数を備えており、サイズ、コスト、及び効率が最適化されます。

コンパクトな 16 ピン QSOP パッケージの MAX8523 デュアルフェーズドライバは、高速周波数、小型な構成の VRM 設計を可能にします。MAX8525 VRD/VRM 10 コントローラは 28 ピン QSOP パッケージで提供されます。ハイサイドドライバ用可変デッドタイム、ローサイドドライバ用適応型デッドタイム、+4.5V~+6.5V のゲート電圧範囲、及び多様な MOSFET の組み合わせによって最適設計が可能です。

MAX8523/MAX8525 チップセットは、ボリュームゾーンのサーバ及びデスクトップアプリケーションに対応するため競争力のある価格になっています。従来の VRD/VRM9.1 設計では MAX8524 が利用可能です。

MAX8552 単相、広入力ゲートドライバは、2003年7月に発売済みです。MAX8524/MAX8525 コントローラと共に使用することによって、より柔軟なレイアウトが可能になり、デスクノート及び液晶一体型PCアプリケーション対応可能になります。すべての製品は、工業用拡張温度範囲 (-40 ~ +85 )での動作が保証されています。設計時間を短縮するための評価キットも提供されます。

