



# DS26324

## 3.3V、16 通道、E1/T1/J1

### 短程线路接口单元

[www.maxim-ic.com.cn](http://www.maxim-ic.com.cn)

#### A1 版勘误表

本勘误表列出了 DS26324 A1 版器件性能与预期指标或数据资料中所列指标的差异，Dallas Semiconductor 将在后续版本的裸芯片中更正这些错误。

本勘误表仅适合 DS26324 A1 版器件，A1 版器件在封装顶部标有 6 个代码：yywwA1，其中 yy 和 ww 是两位数字，分别代表生产的年限和星期数，如需其它版本的 DS26324 勘误表，请访问网站：[www.maxim-ic.com.cn/errata](http://www.maxim-ic.com.cn/errata)。

#### 1. 短路与开路检测工作不可靠

##### 说明：

器件工作在 T1/J1 或 E1 模式时，阻抗匹配电路开启，短路检测和开路检测工作不可靠。这将影响所有接通匹配阻抗的通道。

##### 解决方法：

无。

#### 2. RPOS、RNEG 和 RCLK 引脚不是三态模式

##### 说明：

对应于所有 16 路 LIU 的 RPOS、RNEG 和 RCLK 引脚并非数据资料指出的三态模式。

##### 解决方法：

无。

### 3. 输出波形模板

#### 说明:

输出波形不在它们各自对应模板的中心，可能造成模板偏离理想模板或与预期模板不相符。

#### 解决方法:

表 1 给出了 ADDP 寄存器的地址和测试边界内的寄存器地址，需要对这些寄存器进行设置，从而使输出波形在模板内中心对齐。这些设置取决于匹配阻抗的通、断是否重要，通过模板选择寄存器(寄存器地址 = 11h)的 TIMPOFF 位设置匹配阻抗是否开启。

开启匹配阻抗时，应该禁止短路保护，以防止错误的检测关闭器件工作(请参考勘误表#1 中有关短路与开路检测的说明)。

表 1. 寄存器地址设置，用于修正输出波形模板

ADDRESS TO THE ADDP REGISTER	HEX VALUE TO ENTER IN ADDRESS	WILL ACCESS THE FOLLOWING LIU	WRITE TO THE FOLLOWING ADDRESS WITHIN THE TEST BANK	HEX VALUE TO WRITE IN ADDRESS WITH IMPEDANCE MATCHING:	
				OFF (TIMPOFF BIT = 1)	ON (TIMPOFF BIT = 0)
1Fh	04h	LIU1	04h	Contact factory for register settings	Contact factory for register settings
1Fh	05h	LIU2	04h		
1Fh	06h	LIU3	04h		
1Fh	07h	LIU4	04h		
1Fh	08h	LIU5	04h		
1Fh	09h	LIU6	04h		
1Fh	0Ah	LIU7	04h		
1Fh	0Bh	LIU8	04h		
3Fh	04h	LIU9	24h		
3Fh	05h	LIU10	24h		
3Fh	06h	LIU11	24h		
3Fh	07h	LIU12	24h		
3Fh	08h	LIU13	24h		
3Fh	09h	LIU14	24h		
3Fh	0Ah	LIU15	24h		
3Fh	0Bh	LIU16	24h		

### 4. 数字环回插入全 1

#### 说明:

发送全 1 逻辑位于数字环回通道的内部，环回到 RPOS/RNEG 的数据将被任何发送全 1 的情况所覆盖。

#### 解决方法:

TPOS/TNEG 可以在向 TTIP/TRING 发送全 1 的同时环回到 RPOS/RNEG，当然，所有逻辑 1 将以 1-8 和 9-16 编组发送到 TTIP/TRING 输出。利用表 2 所示设置实现该功能。利用这些设置取代 TAOE 寄存器。

表 2. 寄存器地址与设置，修正数字环回中的全 1 发送

ADDRESS TO THE ADDP REGISTER	HEX VALUE TO ENTER IN ADDRESS	WILL ACCESS THE FOLLOWING LIUS	WRITE TO THE FOLLOWING ADDRESS WITHIN THE TEST BANK	HEX VALUE TO WRITE IN ADDRESS TO TRANSMIT ALL ONES IN DIGITAL LOOPBACK
1Fh	03h	LIU 1-8	07h	07h
3Fh	03h	LIU 9-16	27h	07h

## 5. 输出使能位(OEn)

### 说明:

输出使能寄存器(LIU 1–8 的寄存器地址为:12h, LIU 9–16 的寄存器地址为 32h) 的 OEn 位的相位相反, 当 OEn 位为高电平时, 发送器禁止; 当该位为低电平时, 发送器使能。

### 解决方法:

无。

## 6. 接收器阻抗开启位(RIMPON)

### 说明:

当 RIMPON 位(位于寄存器 TS)置为 0 时, 接收器匹配阻抗开启; 当 RIMPON 为置为 1 时, 接收器处于高阻。默认状态下, RIMPON = 0, 开启接收器阻抗匹配电路。

### 解决方法:

无。

## 7. 接收终止控制位(RTCTL)

### 说明:

RTCTL 位(位于 GC 寄存器)不工作。

### 解决方法:

无。